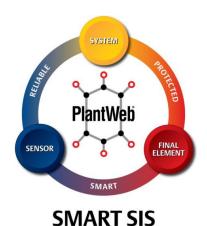
Smart SIS Diagnóstico e Gerenciamento de Ativos Totalmente Integrado ao Sistema Instrumentado de Segurança

Tadeu Batista
Gerente de Vendas DeltaV SIS

Tadeu.Batista@emerson.com

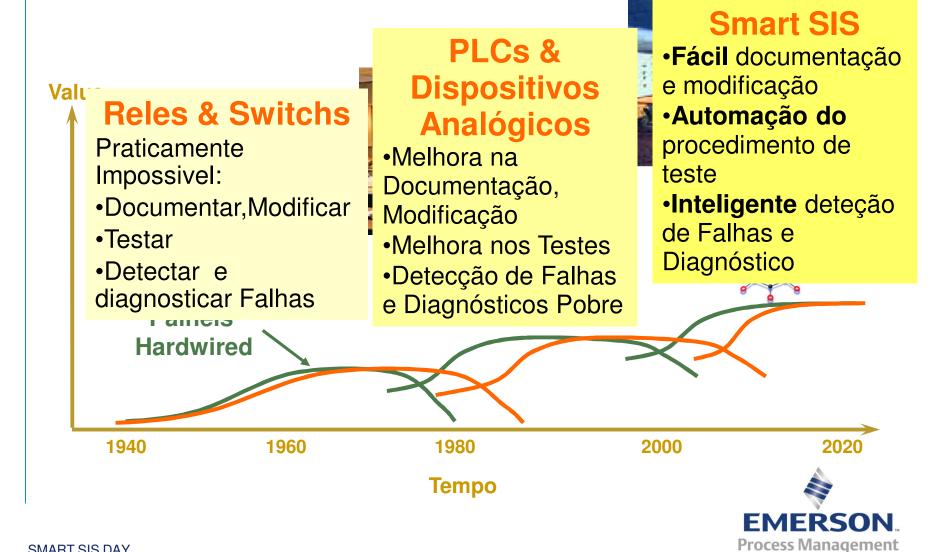




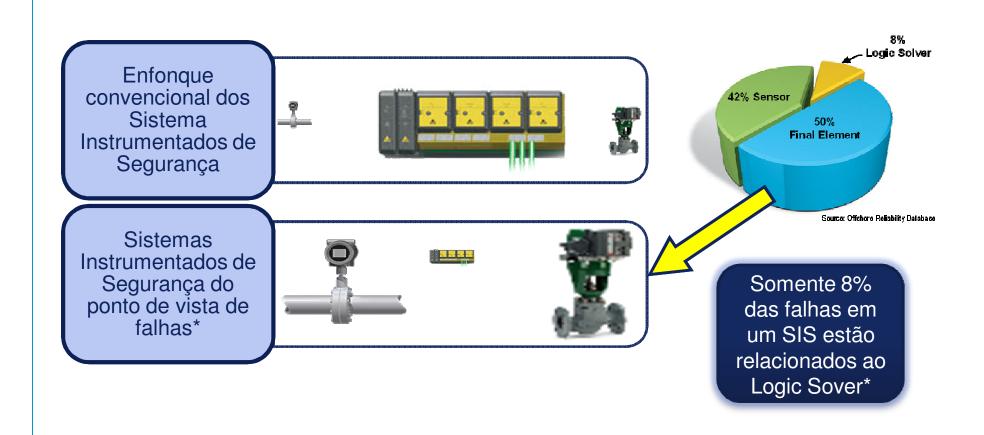


Smart SIS Estende Beneficios Comprovados ao SIS





Confiabilidade depende da função de segurança completa!



*Source: OREDA (Offshore Reliability Database)



Confiabilidade de Processo Otimizada



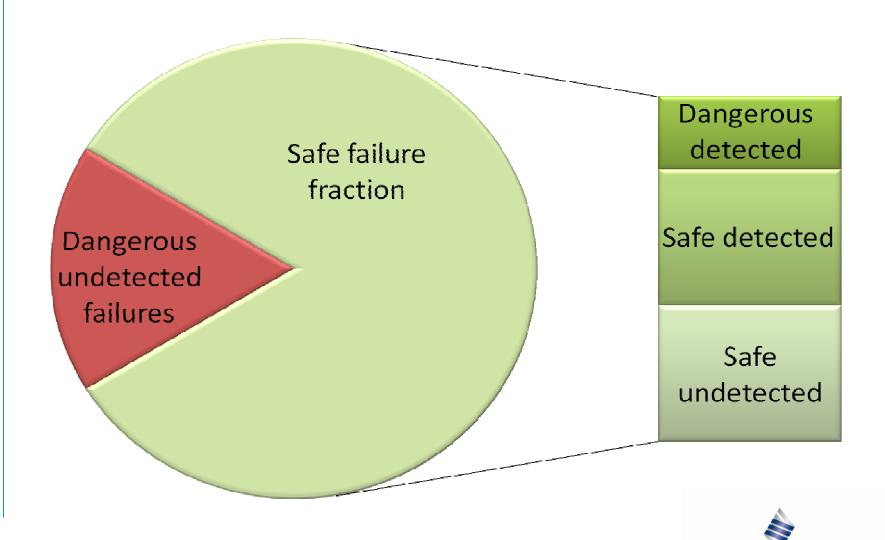
SMART SIS

Leva a planta para Shutdown por segurança, mantém a planta rodando de forma segura caso um componente entre em modo de falha.

SFF

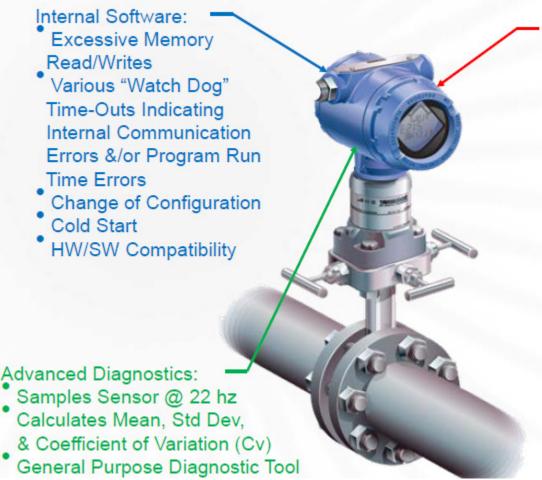


EMERSON_{TM}





Diagnósticos Típicos

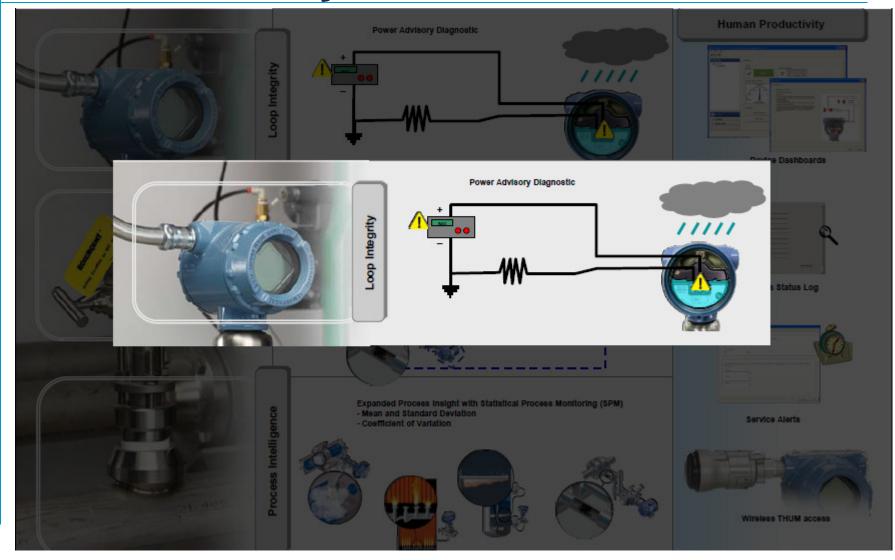


Internal Hardware:

- Pressure/Temperature
- Beyond Limits
- Power Advisory
- LCD Update Error
- Analog Output
- Fixed/Saturated/Erroneous
- Sensor Module Failure
- Sensor Module Memory Failure
- Circuit Board Memory Failure
- General Circuit Board Failure
- Stuck Zero/Span Buttons

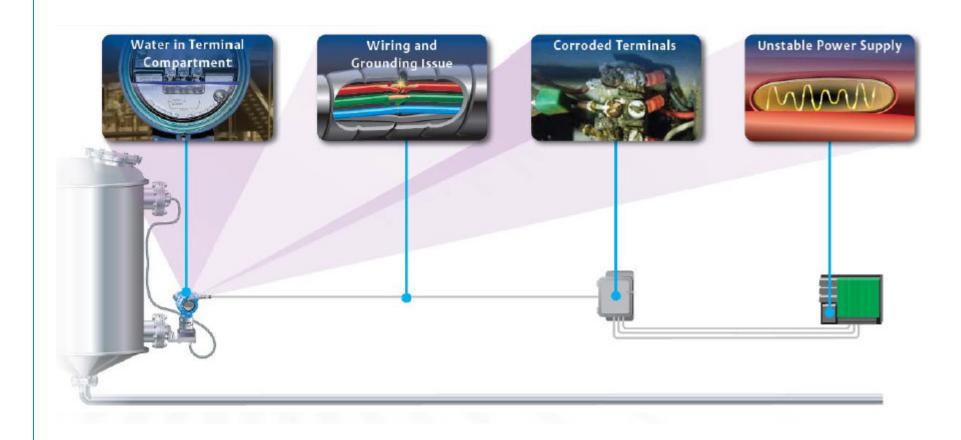
Diagnóstico Avançado – Power Advisory





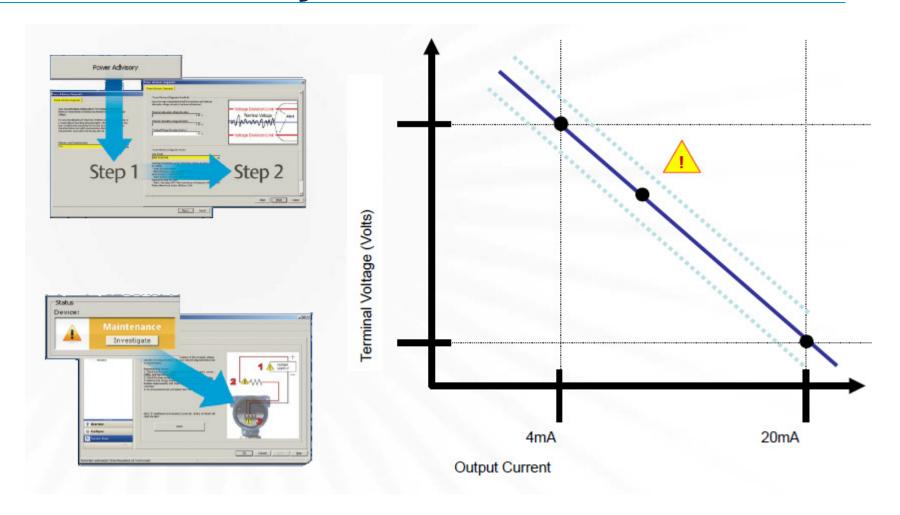
Diagnóstico Avançado – Power Advisory





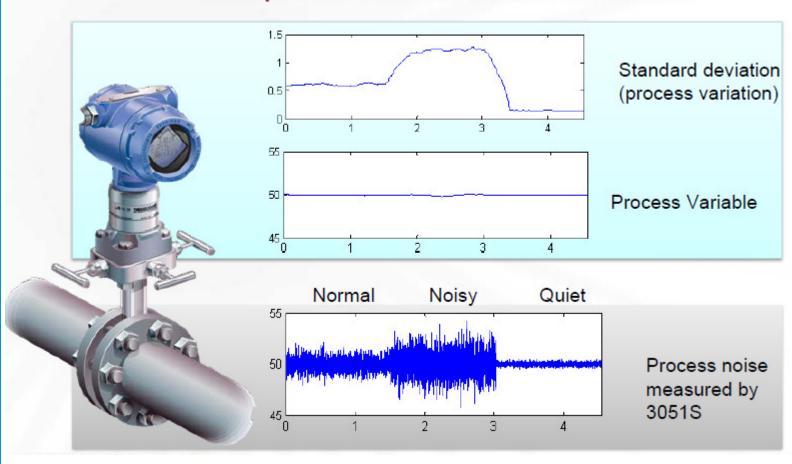
Diagnóstico Avançado – Power Advisory



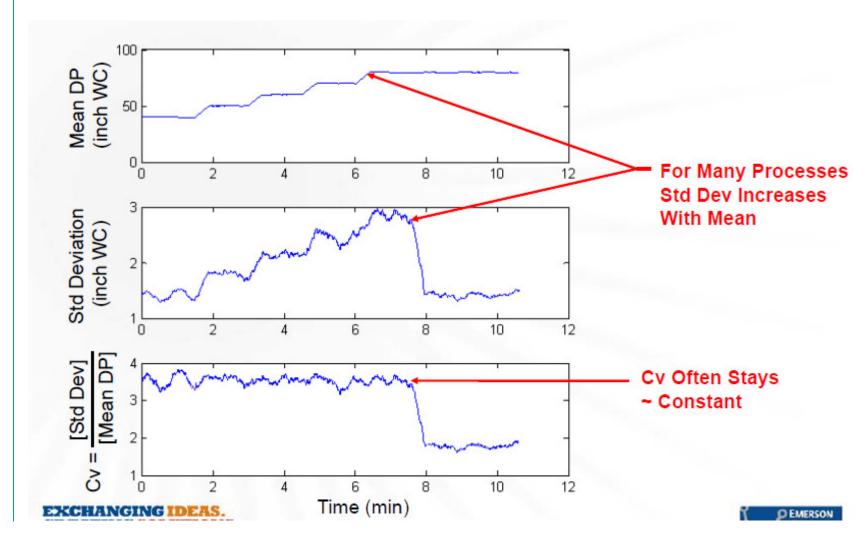




Turns process noise into valuable information











Diagnostic Application	Customer Site	R&D Facility	Emerson Lab	In Theory
Plugged Impulse Lines	X		X	
Catalyst Circulation in FCC	X			
Coal Pulverizer Primary Fan Wear	X			
Coated / Plugged Annubar	X			
Pulsation Induced Measurement Error	X			
Distillation Column Flooding		X		
Furnace Flame Instability		X		
Wet Gas Flow		X		



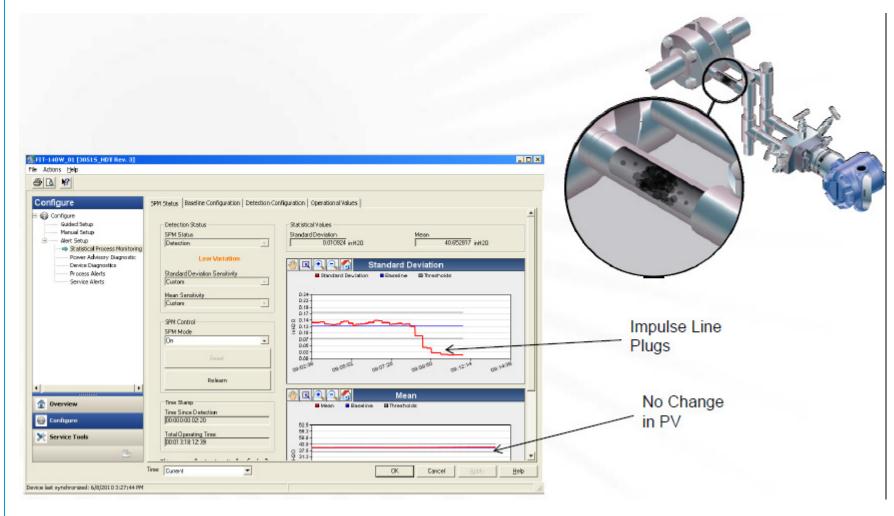
Diagnostic Application	Customer Site	R&D Facility	Emerson Lab	In Theory
Aerated Liquid Flow			Χ	
Agitation Loss in DP Level			X	
Bubbler Tank Level			Χ	
Process Leak Detection			Χ	
Pump / Valve Cavitation			X	
Steam Trap Failure				X
Turbine Blade Wear & Coating				Х
Wet Steam Flow				X





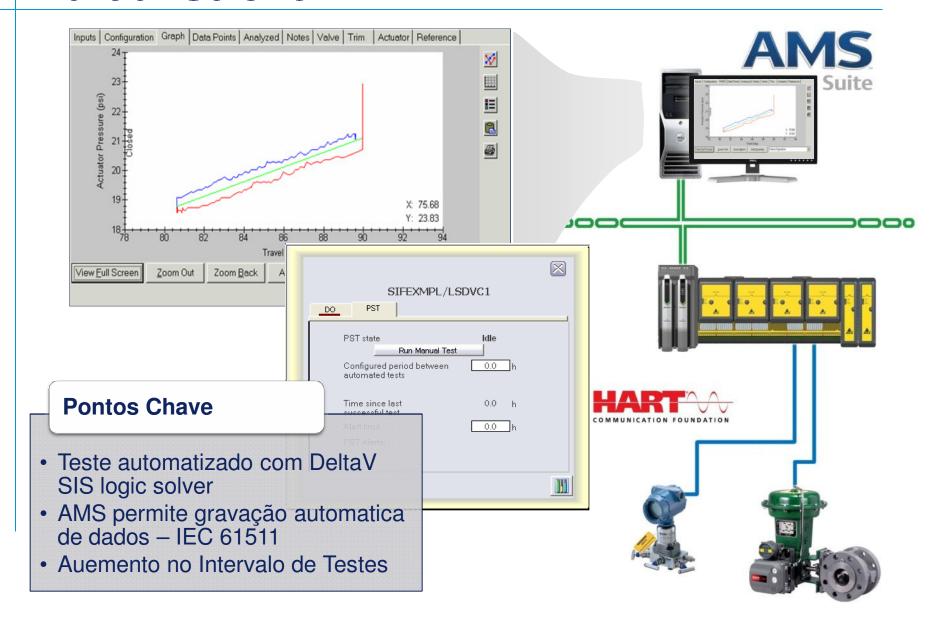






Fisher DVC6000 SIS Partial Stroke







Opções de Teste de Válvulas

Offline

- Total Stroke
 - Parada do Processo

Online

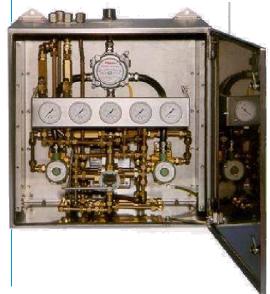
- Total stroke
 - By-pass in service
- Component test
 - Solenoid valve
- Partial stroke



Opções de Teste de Válvulas









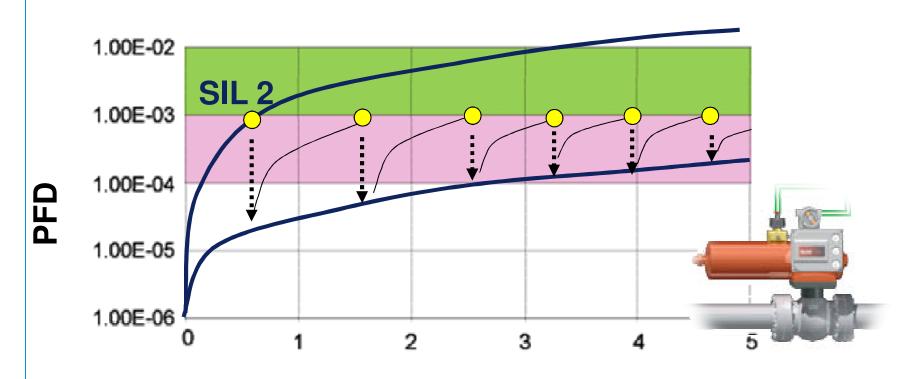
Metodos de Teste Convencionais

- Processo desprotegido durante o teste
- SIF não retorna ao normal após o teste
- Risco de trip expurio
- Iniciado manualmente pelo campo
- Uso extensivo de mão de obra
- Sujeito a erro



Partial Stroke





Proof Test Interval (years)



Cobertura dos Testes



Falhas	Modo de Falha	Partial Stroke	Full Stroke
Engaxetamento Gasto	Falha ao Fechar	X	X
Engaxetamento Apertado	Move Devagar	X	X
Restrição linha ar Atuador	Move Devagar	X	X
Entupimento linha ar Atuador	Falha ao Fechar	X	X
Haste da válvula agarrando	Falha ao Fechar	X	X
Sede da Válvula arranhada	Falha na Vedação		X
Sede da Válvula com encrustração	Falha na Vedação		X
Sede Entupida	Falha na Vedação		X

Source: Instrument Engineers' Handbook, Table 6.10e – Dangerous Failures, Failure Modes, and Test Strategy

EMERSON

Diagnóstico Integrado ao Logic Solver



Logic Solver Simplex



MTTFS = 33 Anos

Logic Solver Redundante



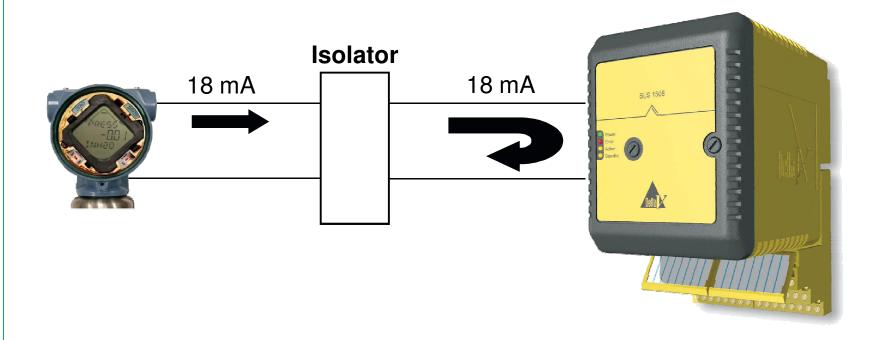
MTTFS = 3000 Anos

Pontos Chave

- Logic Solver modular com I/O configurável
- Redundância Flexivel
- Certificação SIL 3 para SLS Simplex ou Redundante
- Scan Rate Deterministico
- Proof Test automático do Logic Solver
- Suporte ao HART v7



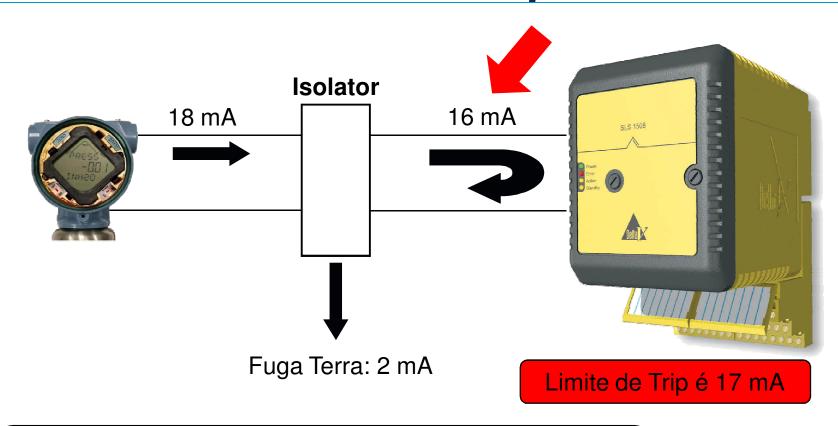
Monitora a Saúde do Campo







Monitora a Saúde do Campo



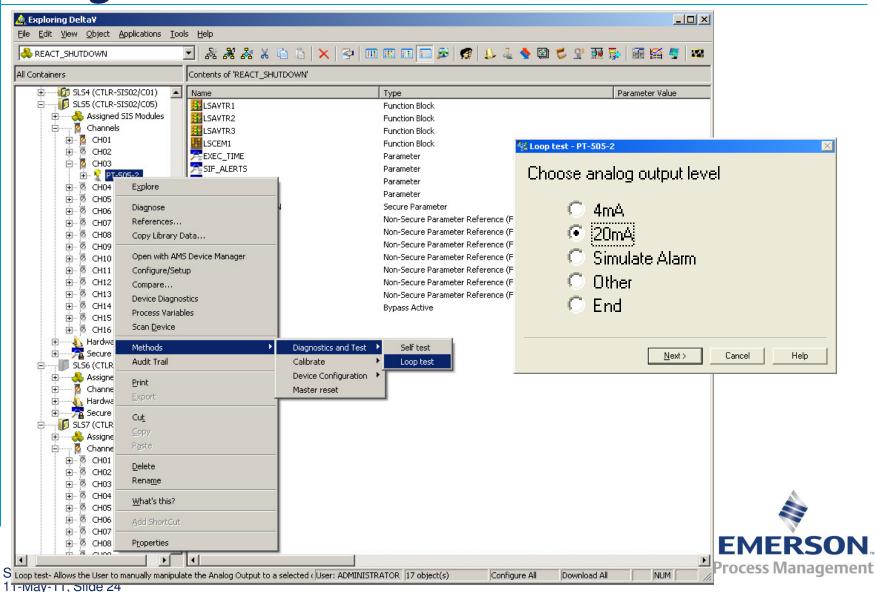
DeltaV SIS irá detectar a falha, através de comparação automática entre Corrente & HART PV



11 Triay 11, Ondo 20

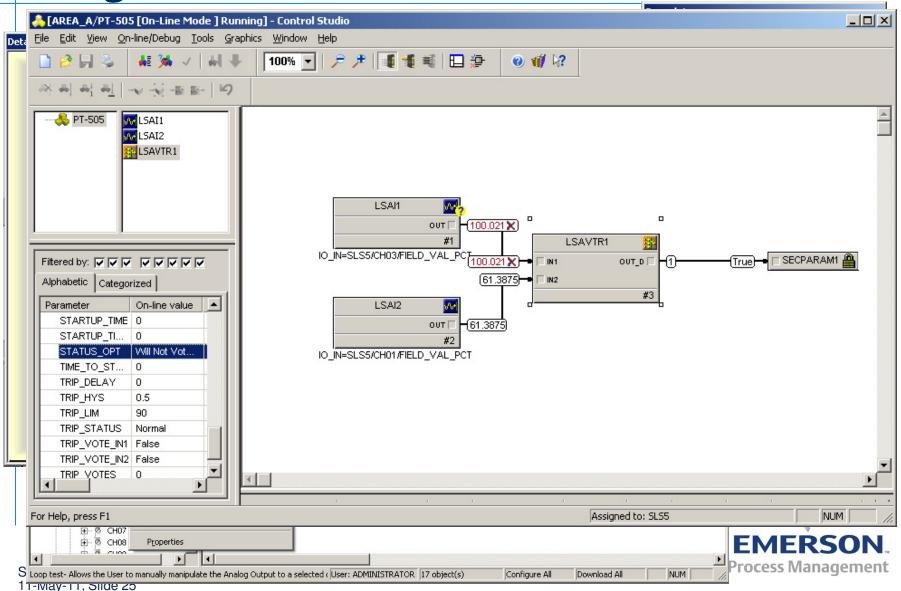
Realizando Loop Teste com Diagnóstico





Realizando Loop Teste com Diagnóstico

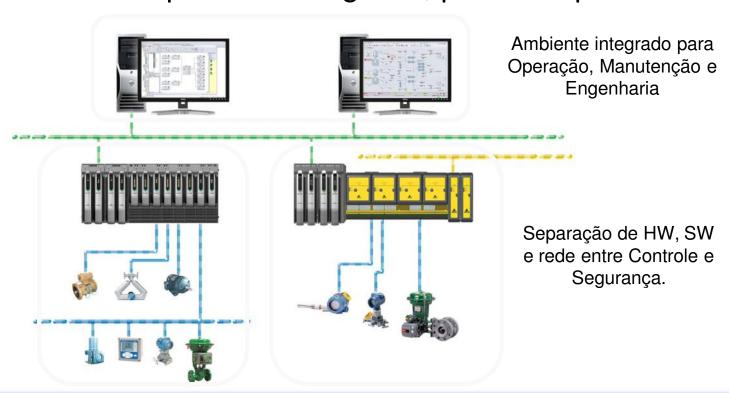




Logic Solver Totalmente Integrado ao Sistema

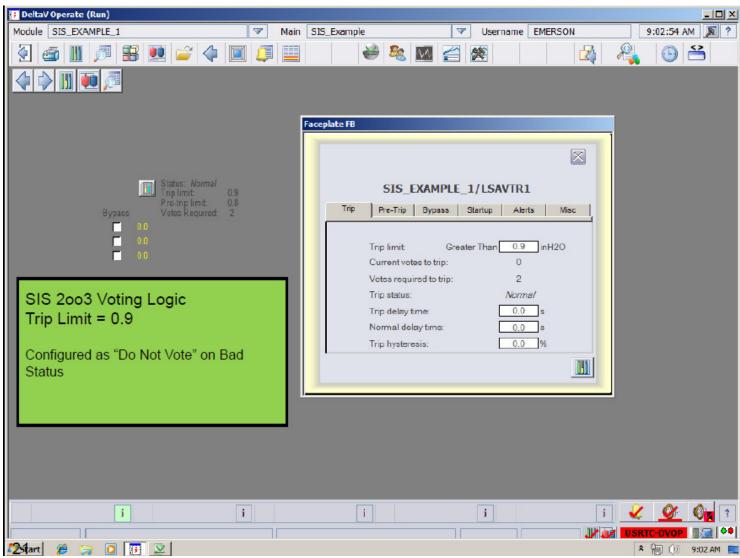


Arquitetura Integrada, porém separada

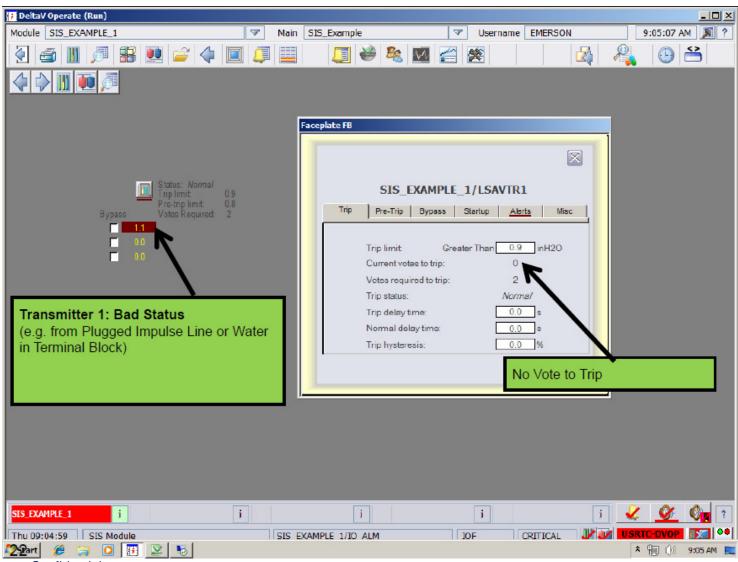


Oferece os benefícios da separação total e da integração total, sem os pontos negativos do dois extremos.

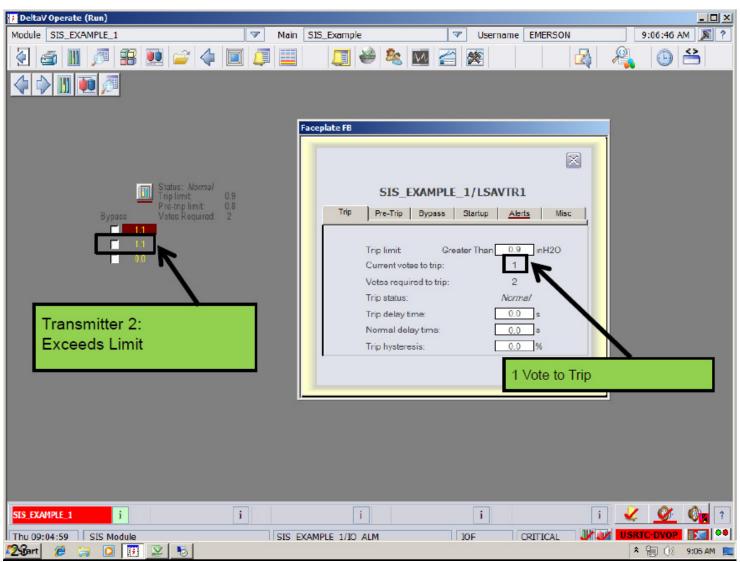




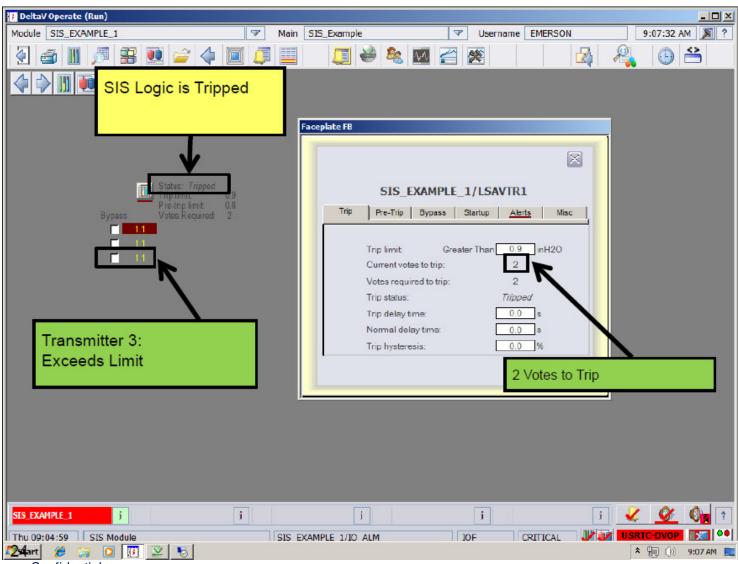






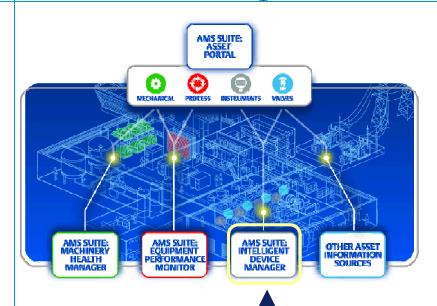


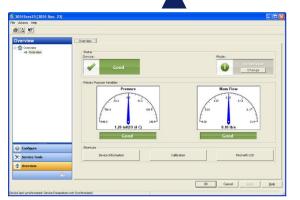






AMS Intelligent Device Manager



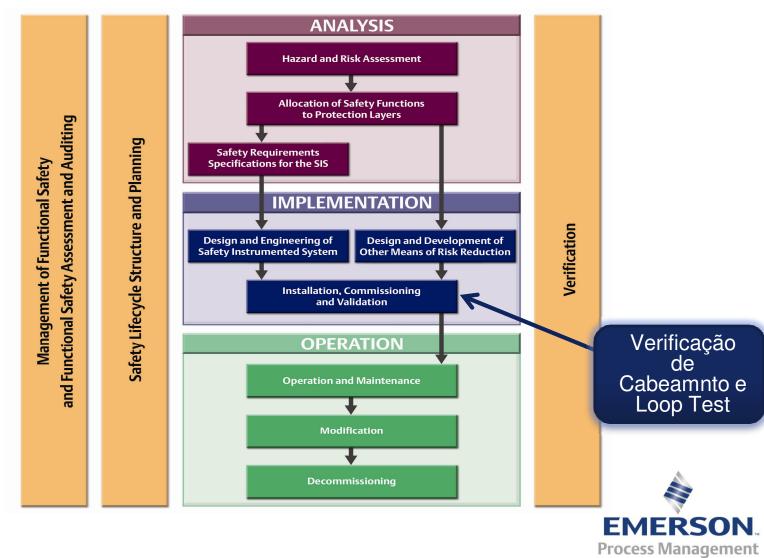


- Gerenciamento Completo de Instrumentos e Valvulas— HART, FF and WirelessHART
 - Configuração
 - Diagnóstico Preditivo
 - Gerenciamento de Calibração
 - Loop check / interlock verification
 - Audit Trail / documentação
- Suporte Universal ao Dispositivos
- Diagnósticos Avançados através de SNAP-ON
- Baseado em padrões ABERTOS
- Integração com MES



Aderencia a IEC 61511 - Safety Life Cycle





3051S Workflow para o Proof Testing



Colocar o Transmissor fora de serviço.

Syncade solicita ao instrumentista que confirme que o instrumento pode ser retirado de serviço

Syncade tira o instrumento de serviço via HART.

Força o intrumento para limite Alto e verifica a saída mA.

Syncade envia o sinal de miliampere ao instrumento via HART.

Syncade verifica o valor lido no canal de entrada e compara com a saída mA corresponde ao valor informado via OPC.

Força a saída para valor de baixa e verfica a saída mA do transmissor.

Syncade envia o sinal de miliampere, referente ao limite de baixa, via HART.

Syncade verifica o valor lido no canal de entrada e compara com a saída mA corresponde ao valor informado via OPC.

Verificar a calibração do sensor

Syncade guia o instrumentista através do processo de calibração do sensor, usando os pontos de verificação dentro do range de 4-20mA.

Syncade checa o canal de entrada, para verificar se a saída mA corresponde ao valor da pressão.

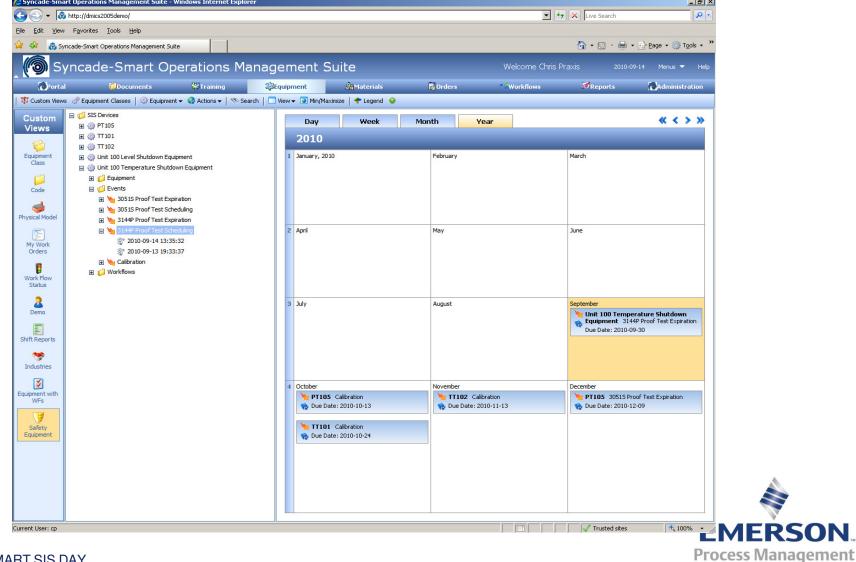
Documenta o Resultado dos Testes.

Syncade documenta o resultado dos testes, com base em requisitos prédeterminados.

Operação Manual, realizda pelo Instrumentista

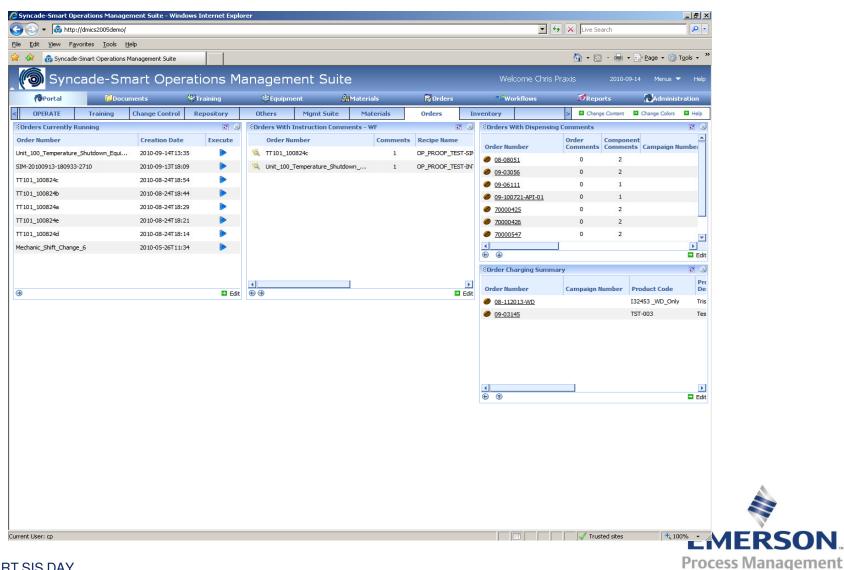


Agendamento Eletrônico dos Testes DelitaVSIS.



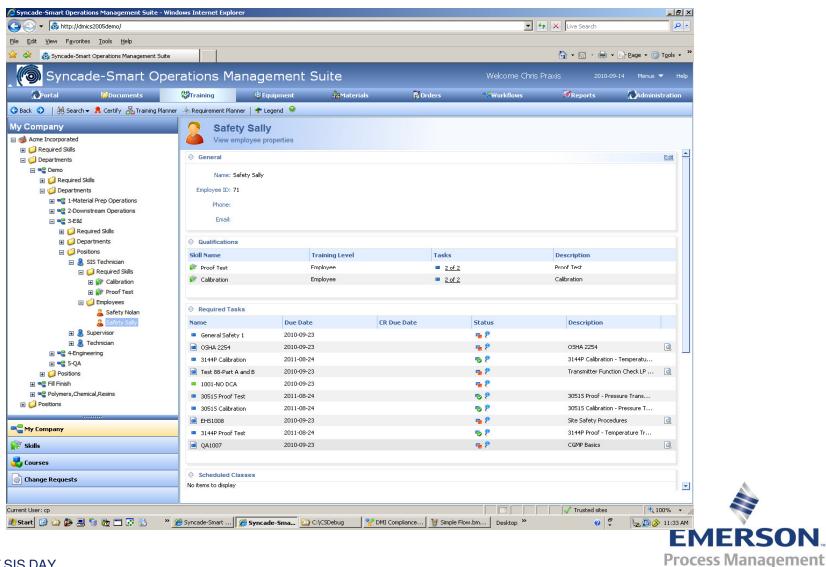
Portal personalizado para o Instrumentista





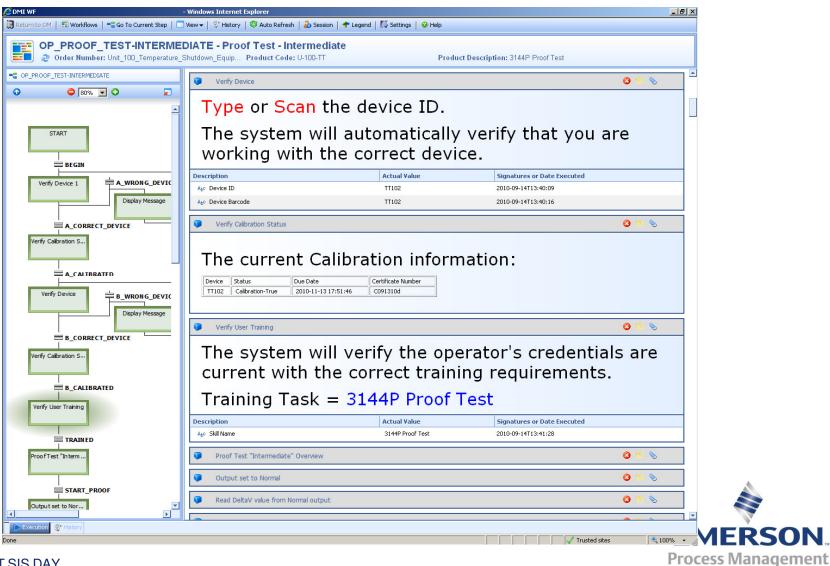
Controle de Acesso previne Intervensões Não Autorizadas





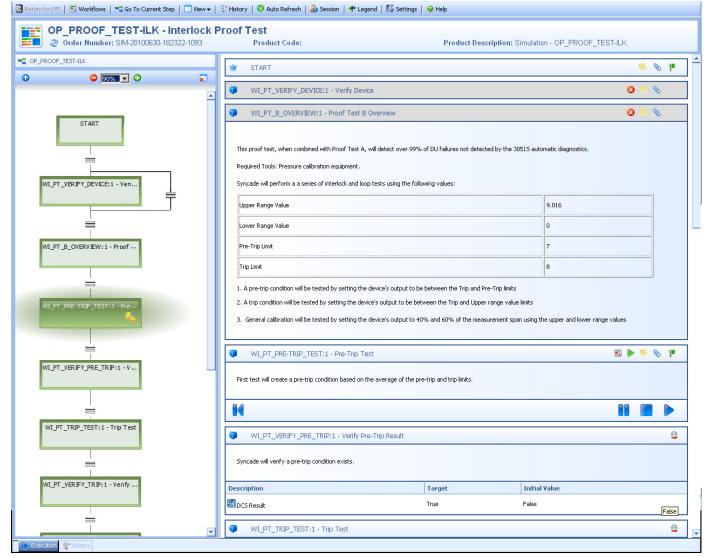
Acompanhamento Eletrônico da Ordem de Serviço





Acompanhamento Eletrônico da Ordem de Serviço

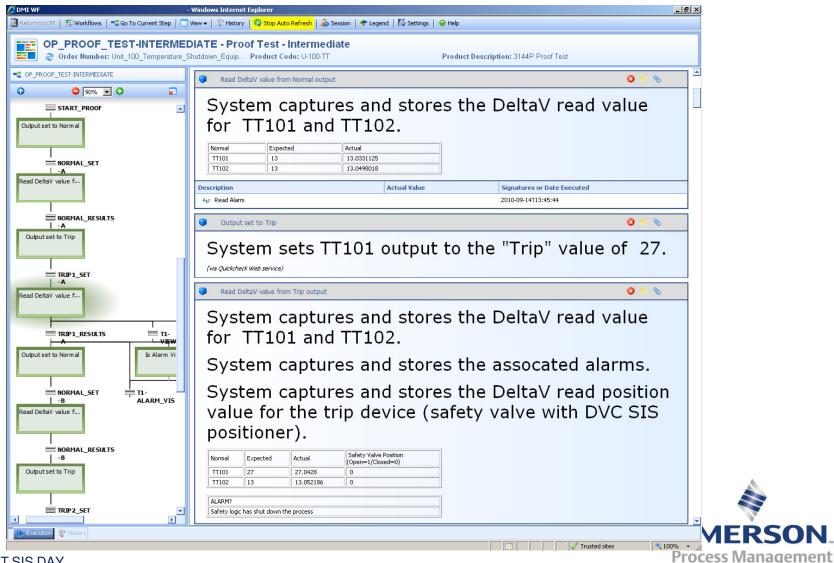






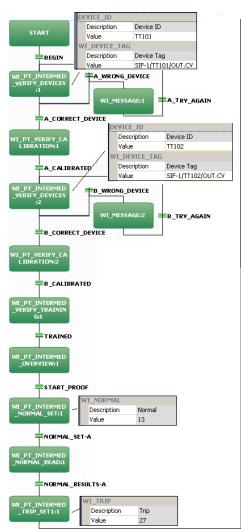
Acompanhamento Eletrônico da Ordem de Serviço

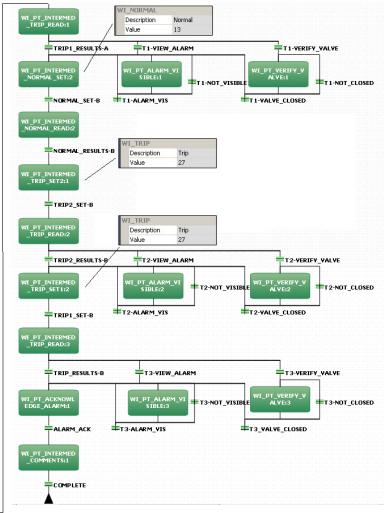




Configuração Eletrônica das Ordens de Serviço











Relatório das Ordens de Serviço

